PATENT ABSTRACTS OF JAPAN

(11)Publication number :

2000-293142

(43) Date of publication of application: 20.10.2000

(51)Int.Cl.

G09G 3/36 GO2F 1/133 G096 3/20

(21)Application number: 11-103406

(71)Applicant : CASIO COMPUT CO LTD

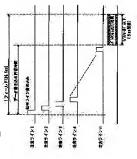
(72)Inventor: SHIOTANI MASAHARU (22)Date of filing: 09.04.1999

(54) LIQUID CRYSTAL DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To improve animation display capability by displaying a picture signal written in a liquid crystal display panel by a scanning driver and a signal driver by lighting a back light only in a prescribed time within one field period.

SOLUTION: A scanning line 1 at the uppermost part of a liquid crystal display panel is selected by a scanning driver, and then prescribed display data are impressed to a signal line by a signal driver so that the display data can be written in each liquid crystal pixel in the first line. Afterwards, scanning lines 2, 3, 4,..., n are successively scanned and selected, and the display data are written through the signal line in each liquid crystal pixel in the 2nd, 3rd, 4th,..., line. Then, after the writing of the display data is ended, a back light is turned into a lighted state from the back face side of the liquid crystal display panel in a state that the display data written in all the liquid crystal pixels are held so that the liquid crystal display panel can be irradiated with irradiating lights, and the



display data can be emission displayed in the residual 1/3 of one field period or less.

Title of Invention: LIQUID CRYSTAL DISPLAY DEVICE

Publication No.: Japanese Patent Appln. Laid-open 2000-293142

Publication Date: October 20, 2000

Application No.: Japanese Patent Appln. HEI 11-103406

Application Date: April 9, 1999
Applicant: CASIO COMPUT Co., Ltd

Inventor: Masaharu SHIOTANI

(Partial English translation)

[0020] In order to realize motion control as shown in Fig. 2 in the liquid crystal display concerning the present embodiment, as a back light 80, it is desirable to use the thing excellent in high-speed lighting and high speed response nature applied, for example in the liquid crystal display of a field sequential drive system. It may have a shutter mechanism etc. which can carry out switching control between the exposure and cut off state of the irradiation light of the back light 80 at the high speed of about 5 msec as other component. In any configurations, while synchronizing with the writing operation of the display data by a signal driver 20 and a scanning driver 30 which are controlled by LCD controller 60, a back light control circuit 90 controls back light 80 such a manner that back light 80 is changed to a lighted condition when two third of the time of one field period passes, or when the writing of the display data into all liquid crystal pixels is completed. In order to obtain display luminance of the conventional display type in present embodiment, when the same liquid crystal display panel is used, the back lights need to have at least three times brightness, compared with the conventional case. Therefore, the electric power supplied to the back lights needs to be increased three times or more, compared with the conventional case. Also, in order to shorten the writing period of the display data at two third of one field period, the control which makes drawing speed of display data faster is needed. It is desirable to have an image memory and the like for once storing all the display data for one screen, changing it into the frequency corresponding to the above-mentioned writing operation, and supplying it to the signal driver 20.

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(II)特許出願公開番号 特開2000-293142

(P2000-293142A)
(43)公開日 平成12年10月20日(2000.10.20)

						1150.0	_
(51) Int.Cl.7		識別記号	FΙ		5	f-73-ト*(参考)	
G 0 9 G	3/36		G 0 9 G	3/36		2H093	
G02F	1/133	5 5 0	G 0 2 F	1/133	5 5 0	5 C 0 0 6	
G 0 9 G	3/20	623	GNAG	3/20	623Y	5 C 0 8 0	

審査請求 未請求 請求項の数7 OL (全 7 頁)

(21)出願番号	特願平11-103406	(71)出願人	000001443		
(22) 出願日	平成11年4月9日(1999,4.9)		カシオ計算機株式会社 東京都渋谷区本町1丁目6番2号		
(22) 四颗日	平成11年4月9日(1999.4.9)				
		(72)発明者	塩谷 雅治		
			東京都羽村市栄町3丁目2番1号 カシオ		
			計算機株式会社羽村技術センター内		
		(74)代理人	100096699		
			弁理士 鹿嶋 英實		

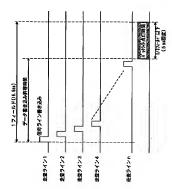
最終頁に続く

(54) 【発明の名称】 被晶表示装置

(57)【要約】

【課題】 動画表示能力に優れた液晶表示装置を提供することを課題とする。

【解決手段】 1フィールド期間の2/3の時間では、 液温圖素への表示データの書き込みのみが行われ(表示 データ書き込み動作)か、バックライトは消貨状態 が保持され、次いで1フィールド期間の残りの1/3の 時間では、バックライトを点灯状態として書き込まれた 表示データの表示が行われる(パメル発光表示動作)。 以上の表示動作を各フィールド毎に繰り返す。



【特許請求の範囲】

【請求項1】 複数の液晶画素がマトリクス状に配列さ れた液晶表示パネルと、前記複数の液晶画素を行方向及 び列方向に接続する複数の走査ライン及び信号ライン と、所定の走査信号を順次シフトさせて印加し、前記走 査ラインを順次走査する走査ドライバと、前記信号ライ ンに画像信号を印加する信号ドライバと、前記液晶表示 パネルの背面側から照射光を照射するバックライトと、 前記バックライトを交流駆動するインバータ回路と、前 記走査ドライバ、信号ドライバ及びインバータ回路の動 10 作を制御する制御信号を供給する駆動制御回路と、を備 えた液晶表示装置において、

1

前記駆動制御回路は、前記走査ドライバ及び信号ドライ バにより前記液晶表示パネルに書き込まれた画像信号 を、1フィールド期間内の所定の時間のみ前記バックラ イトを点灯して表示することを特徴とする液晶表示装

【請求項2】 前記液晶表示パネルに書き込まれた画像 信号を表示する前記所定の時間は、前記1フィールド期 間に走査される全ての前記走査ラインについて、均一な 20 時間長及びタイミングに設定されていることを特徴とす る請求項1記載の液晶表示装置。

【請求項3】 前記液晶表示パネルに書き込まれた画像 信号を表示する前記所定の時間は、前記バックライトの 点灯時間と一致するように設定されていることを特徴と する請求項2記載の液晶表示装置。

【請求項4】 前記駆動制御回路は、前記1フィールド 期間内の前記所定の時間以外の期間に、前記液晶表示パ ネルに一画面分の全ての画像信号の書き込みを行うこと を特徴とする請求項3記載の液晶表示装置。

【請求項5】 前記液晶表示パネルに書き込まれた画像 信号を表示する前記所定の時間は、前記1フィールド期 間の概ね1/3以下に設定されていることを特徴とする 請求項1乃至4のいずれかに記載の液晶表示装置。

【請求項6】 前記液晶表示パネルに書き込まれた画像 信号を表示する前記所定の時間は、概ね5msec以下に設 定されていることを特徴とする請求項1乃至4のいずれ かに記載の液晶表示装置。

【請求項7】 前記バックライトは、前記駆動制御回路 から供給される前記制御信号に基づいて、前記液晶表示 40 パネルへの照射光の照射、遮断状態を切り替え制御する 機構を有していることを特徴とする請求項1乃至6のい ずれかに記載の液晶表示装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、液晶表示装置に関 し、特に、液晶画面上に動画像を表示させた場合の表示 能力、表示品質を向上させた液晶表示装置に関する。 [00002]

て、テレビジョンやパーソナルコンピュータ(以下、パ ソコンと略記する)のディスプレイ、ビデオカメラ等の モニタの代替え、あるいは、大型ディスプレイとして液 晶表示装置の普及が著しい。液晶表示装置(LCD)

は、従来ディスプレイの主流であったブラウン管(CR T) に比較して、薄型、軽量、低消費電力等の種々の特 徴を有しているため、今後のディスプレイの主流になる ものと期待されている。一方、マルチメディア時代の到 来に伴って、パソコンを始め、ビデオカメラ等の情報機

器が急激に普及するとともに、情報処理の対象がより多 彩になり、静止画像のみならず動画像を取り扱う比率が 急激に増大している。このような技術的な背景により、 液晶表示装置は、大画面化、高精細化、高品質化に対応 した技術が求められるとともに、CRTと同等の動画表 示性能(能力)が求められている。

【0003】以下に、従来のCRTと液晶表示装置にお ける動画表示能力について、図面を参照して説明する。 なお、このような動画表示能力の比較については、たと えば、電子通信学会技報「8倍速CRTによるホールド 発光型ディスプレイの動画質に関する検討」(TECHNICA L PERORT OF IEICE. EID96-4(1996-06) p.19~p.26) € 詳しく記載されている。図3は、動画表示能力と表示方 式との関係を示す図である。一般に、画像表示方式とし ては、インパルス型 [図3(a)]、ホールド型 [図3 (b)]、指数型「図3(c)]が知られており、液晶 表示装置の表示方式は指数型に分類される。

【0004】指数型とは、図3(c)に示すように、透 過型の液晶表示装置の場合、バックライトを常時点灯し た状態で、画面の上方から下方に順番に走査ライン(ゲ

30 ートラインともいう。)を走査して、液晶画素に表示デ ータ (画像信号) を順番に書き込んでいく表示方式であ る。ここで、液晶画素は、容量により構成されているた め、液晶画素に印加された表示データの信号電圧が電荷 として蓄積されて一定の時間保持されることにより、表 示データが液晶表示パネルに表示される。このような表 示動作が、次のフィールドにおいても繰り返される。こ のとき、画素容量に蓄積された電荷は、1フィールド期 間内で時間の経過とともに次第に減衰するので、表示明 度(輝度)が変動する。このように、表示データの保持 状態が指数関数的に徐々に減衰する表示方式を指数型と 称している。

【0005】一方、インパルス型は、図3(a)に示す ように、1フィールド期間内の特定の短時間だけ表示画 面を点灯させる表示方式であり、CRTに代表される。 この方式は、人間の視覚の残像効果を利用したものであ って、たとえば、CRTの場合、極めて短い時間だけ蛍 光体に表示データが書き込まれて発光し、その後、輝度 が漸次減衰していく動作を繰り返すことにより、各表示 データが消える段階で、人間の目に残像として映る画像 【従来の技術】近年、情報化社会への急激な進展に伴っ 50 が連続的な動きを表現するものである。すなわち、フィ ールドの切り替わりの時点で、前のフィールドの表示デ 一夕はすでに消えた状態になっている。なお、ホールド 型の表示方式とは、図3(b)に示すように、一旦書き 込まれた表示データが、ほとんど減衰することなく保持 されて表示される方式であり、プラズマディスプレイパ ネル (PDP) 等に代表される。

【0006】上述したように、インパルス型の表示方式 においては、前のフィールドの表示データが、次のフィ ールドの画面上に残らないようにすることにより、人間 の視覚においてのみ残像として認識され、動きの早い動 10 画でも連和感なく見ることができる。したがって、CR T (テレビジョン) における表示からも明らかなよう に、上述した各表示方式のうち、インパルス型が動画を 表示する方式として最も適しており、動画表示能力に優 れている。

[0007]

【発明が解決しようとする課題】上述したように、液晶 表示装置においては、図4に示すように、指数型の表示 方式が採用されているため、バックライト光は常時照射 され、かつ、表示データは、液晶表示パネルの上方の走 査ラインから(走査ライン1、2、3、…、n)順に走 査されて液晶画素に書き込みが行われ、書き込みが終了 すると直ちに表示表示状態が保持される(書き込み時間 (n) →表示時間 (n))。したがって、画面表示が、 常に画面の上から下へ順次書き換えられていくことにな り、特に動きの早い動画では前のフィールドの画像と次 のフィールドの画像が重なって見えるように認識され、 画像がコマ送りされているような違和感を感じるという 問題を有している。そこで、本発明は、上述した問題を 解決し、動画表示能力に優れた液晶表示装置を提供する 30 ことを目的とする。

[0008]

【課題を解決するための手段】請求項1記載の液晶表示 装置は、複数の液晶画素がマトリクス状に配列された液 品表示パネルと、前記複数の液晶画素を行方向及び列方 向に接続する複数の走査ライン及び信号ラインと、所定 の走杏信号を順次シフトさせて印加し、前記走査ライン を順次走査する走査ドライバと、前記信号ラインに画像 信号を印加する信号ドライバと、前記液晶表示パネルの 背面側から照射光を照射するバックライトと、前記バッ 40 クライトを交流駆動するインバータ回路と、前記走査ド ライバ、信号ドライバ及びインバータ回路の動作を制御 する制御信号を供給する駆動制御回路と、を備えた液晶 表示装置において、前記駆動制御回路は、前記走査ドラ イバ及び信号ドライバにより前記液晶表示パネルに書き 込まれた画像信号を、1フィールド期間内の所定の時間 のみ前記バックライトを点灯して表示することを特徴と する。

【0009】また、請求項2記載の液晶表示装置は、請 求項1記載の液晶表示装置において、前記液晶表示パネ 50 の形態について、図面を参照して説明する。図1は、本

ルに書き込まれた画像信号を表示する前記所定の時間 は、前記1フィールド期間に走査される全ての前記走査 ラインについて、均一な時間長及びタイミングに設定さ れていることを特徴とする。また、請求項3記載の液晶 表示装置は、請求項2記載の液晶表示装置において、

前記液晶表示パネルに書き込まれた画像信号を表示す

る前記所定の時間は、前記バックライトの点灯時間と一 致するように設定されていることを特徴とする。また、 請求項4記載の液晶表示装置は、請求項3記載の液晶表 示装置において、 前記駆動制御回路は、前記1

フィールド期間内の前記所定の時間以外の期間に、前記 液晶表示パネルに一画面分の全ての画像信号の書き込み を行うことを特徴とする。

【0010】さらに、請求項5記載の液晶表示装置は、 請求項1乃至4のいずれかに記載の液晶表示装置におい て、前記液晶表示パネルに書き込まれた画像信号を表示 する前記所定の時間は、前記1フィールド期間の概ね1 /3以下に設定されていることを特徴とする。また、請 求項6記載の液晶表示装置は、請求項1乃至4のいずれ かに記載の液晶表示装置において、前記液晶表示パネル に書き込まれた画像信号を表示する前記所定の時間は、 概ね5msec以下に設定されていることを特徴とする。そ して、請求項7記載の液晶表示装置は、請求項1乃至6 のいずれかに記載の液晶表示装置において、前記バック ライトは、前記駆動制御回路から供給される前記制御信 号に基づいて、前記液晶表示パネルへの照射光の照射、 遮断状態を切り替え制御する機構を有していることを特 徴とする。

【0011】すなわち、本発明に係る液晶表示装置おい ては、バックライトを点灯して表示データ(画像信号) を表示する時間 (発光許可時間) を、1フィールド期間 (1/60秒=16, 6msec) の概ね1/3 (約5mse c) 以下に設定し、また、全走査ラインに対して発光許 可時間を一致させ、また、発光許可時間とバックライト の点灯時間とを一致させ、また、発光許可時間以外のフ ィールド期間で1画面分の表示データを全液晶画素に書 き込み、また、バックライトの点灯状態を制御する機構 を備えることを特徴とする。したがって、1フィールド 期間の2/3の時間では、液晶画素への表示データの書 き込みのみが行われ (表示データ書き込み動作)、か つ、バックライトは消灯状態が保持され、次いで1フィ

ールド期間の残りの1/3以下の時間では、バックライ トを点灯状態として書き込まれた表示データの表示が行 われる (パネル発光表示動作)。以上の表示動作を各フ ィールド毎に繰り返すことにより、間欠的な(インパル ス型の)表示方式が実現され、動画表示能力を向上させ ることができる。

[0012]

【発明の実施の形態】本発明に係る液晶表示装置の実施

発明に係る液晶表示装置の一実施形態を示す概略構成図 である。図1において、10は液晶表示パネル、20は 信号ドライバ、30は走査ドライバ、40はRGBデコ ーダ、50は反転アンプ、60はLCDコントローラ (駆動制御回路)、70はコモン信号駆動アンプ、80 はバックライト、90はインバータ回路・バックライト 制御回路である。

【0013】上記各構成は、概略以下の通りである。液 晶表示パネル10は、マトリクス状に配置された画素電 極と、画素電極にソースが接続された薄膜トランジスタ (Thin Film Transistor;以下、TFTと略記する。) と、マトリクスの行方向に延伸し、複数のTFTのゲー トに接続された走査ラインと、マトリクスの列方向に延 伸し、複数のTFTのソースに接続された信号ライン (ソースラインともいう。) と、画素電極に対向して配 置され、後述するコモン信号Vcomが印加される共通電 極(対向電極ともいう。)と、画素電極と共通電極の間 に充填された液晶とを有して構成される。

【0014】信号ドライバ20には各信号ラインが接続 され、水平制御信号に基づいて、所定の画像データを1 行単位で記憶し、対応する映像表示信号を各信号ライン に順次供給する。また、走査ドライバ30には各走査ラ インが接続され、垂直制御信号に基づいて、走査ライン に走査信号を順次印加して選択状態とし、上記信号ライ ンと交差する位置の画素電極に、上記信号ラインに供給 された映像表示信号の電圧を印加する。RGBデコーダ 40及び反転アンプ50は、映像信号から垂直(V)及 び水平 (H) のクロック信号と同期信号 (CSY) を抽 出して、後述するLCDコントローラ60に供給すると ともに、LCDコントローラ60から出力されるフィー 30 ルド/ライン反転信号FRPに基づいて、映像信号に含 まれる赤 (R)、緑 (G)、青 (B) の各色信号 (以 下、RGB信号という。)を抽出して、例えば各8ビッ ト幅のデジタルRGB信号に変換し、RGB反転信号を 信号ドライバ20に供給する。

【0015】LCDコントローラ60は、RGBデコー ダ40から供給される水平クロック信号(H)、垂直ク ロック信号(V)及び同期信号(CSY)に基づいて、 上記フィールド/ライン反転信号FRPを生成して、反 転アンプ50に出力するとともに、水平制御信号及び垂 直制御信号を生成して、信号ドライバ20及び走査ドラ イバ30に供給することにより、所定のタイミングで画 素雷極に信号電圧を印加して、液晶表示パネル10に表 示データを書き込む制御を行う。コモン信号駆動アンプ 7 0は、上述した L C Dコントローラ 6 0 から出力され るフィールド/ライン反転信号FRPに基づいて、液晶 表示パネル10の共通電極に印加されるコモン電位を駆 動するためのコモン信号Vcomを生成、出力する。

【0016】バックライト80は、液晶表示パネル10

沿って配置された冷陰極線蛍光灯等の線状光源であっ て、後述するインバータ回路・バックライト制御回路9 0から供給される駆動用交流電圧に基づいて、所定の輝 度の照射光を所定のタイミングで発光する。インバータ 回路・バックライト制御回路90は、LCDコントロー ラ50により生成、出力されるバックライト制御信号に 基づいて、インバータ回路の動作を制御し、バックライ ト80の点灯状態を制御する。ここで、LCDコントロ ーラ60から出力されるバックライト制御信号は、上述

した信号ドライバ20及び走査ドライバ30による表示 データの書き込み動作に同期する信号として生成され、 インバータ回路・バックライト制御回路90に供給され る。具体的な制御方法については、後述する。

【0017】次に、本実施形態に係る液晶表示装置の具 体的な動作について、図面を参照して説明する。図2 は、本実施形態に係る液晶表示装置の動作を示すタイム チャートである。

(表示データ書き込み動作)まず、1フィールド期間の 2/3の時間 (データ書き込み許容時間) に、1画面分 の全表示データを全液晶画素に書き込む。すなわち、図 2に示すように、走査ドライバ30により液晶表示パネ ル10の最上方の走査ライン1を選択し、次いで信号ド ライバ20により信号ラインに所定の表示データを印加 することにより、1行目の各液晶画素に表示データを書 き込む。以下、順次走査ライン2、3、4、…、nを走 查、選択して、信号ラインを介して2、3、4、···、n 行目の各液晶画素に表示データの書き込みを行う。ここ で、データ書き込み許容時間に書き込まれた全表示デー タは、1フィールド期間が終了するまで、液晶画素を構 成する画素容量により保持される。また、データ書き込 み許容時間においては、バックライト80は消灯状態に 保持されているか、あるいは、照射光が遮断された状態 に保持されている。

【0018】(パネル発光表示動作)データ書き込み許 容時間内に表示データの書き込みを終了した後、1フィ ールド期間の残りの1/3以下の時間(発光許可時間) に、全液晶画素に書き込まれた表示データを保持した状 態で、液晶表示パネル10の背面側からバックライト8 0を点灯状態にすることにより、照射光を照射して発光 表示を行う。すなわち、1フィールドにおいて、バック ライト80の点灯時間の時間長及び点灯タイミングが、 全ての走査ラインに対して均一化されている。このよう にして、1フィールド期間の1/3以下の時間のみ、表 示データに基づく画像表示が瞬間的に実行され、かつ、 同様の表示データ書き込み動作及びパネル発光表示動作 が、以降のフィールドにおいても繰り返されるため、問 欠的な画像表示が実現されて、インパルス型の表示方式 と同等の残像効果を得ることができる。したがって、従 来技術に示したように、動画像を表示する場合であって の背面側に設けられた導光板(図示を省略)の一端面に 50 も、前のフィールドの画像と次のフィールドの画像が重 なって認識されることがなくなり、動画表示能力を向上 させることができる。

【0019】次に、本実施形態における表示データ書き 込み動作を規定するデータ書き込み許容時間、及び、パ ネル発光表示動作を規定する発光許可時間について説明 する。上述したように、本実施形態においては、データ 書き込み許容時間として、1フィールド期間の2/3の 時間を設定し、また、発光許可時間として、1フィール ド期間の1/3以下の時間を設定した場合について説明 した。このような各動作時間は、上述したように人間の 視覚と深く関係している。すなわち、一般に人間の目の 応答時間は5msec程度といわれているため、従来技術に 係る液晶表示装置において、違和感のない動画表示を実 現するためには、1フィールド期間を5msec (200f ps)で表示駆動する必要がある。そこで、本発明にお いては、表示データの書き込み制御とバックライトの点 灯制御を行うことにより、1フィールド期間は1/60 秒 (約16.6 msec) の1/3以下の時間 (概ね5 msec 以下)のみバックライトを点灯して表示データを発光表 示することにより、人間の視覚の残像効果を利用して、 インパルス型の表示方式を実現するものである。

【0020】なお、本実施形態に係る液晶表示装置にお いて、図2に示したような動作制御を実現するために は、バックライト80の構成として、たとえばフィール ドシーケンシャル駆動方式の液晶表示装置において適用 される、高速点灯、高速応答性に優れたものを用いるこ とが望ましい。また、他の構成として、バックライト8 0の照射光の照射、遮断状態を5msec程度の高速で切り 替え制御することができるシャッター機構等を備えるも のであってもよい。いずれの構成においても、LCDコ 30 ントローラ60により制御される信号ドライバ20及び 走査ドライバ30による表示データの書き込み動作に同 期して、1フィールド期間の2/3の時間を経過した時 点、あるいは、全表示データの全液晶画素への書き込み が終了した時点からバックライト80を点灯状態に切り 替えるように、バックライト制御回路90により制御さ れる。なお、本実施形態によって従来の表示方式による 表示輝度と同程度の表示輝度を得るためには、同じ液晶 表示パネルを用いた場合、バックライトの輝度を少なく とも3倍に上げる必要があり、そのためにバックライト に供給する電力を3倍以上に増加させることが必要とな る。また、表示データの書き込み期間を、1フィールド 期間の2/3の時間に短縮するためには、表示データの 書き込み速度を早くする制御が必要となるが、1画面分 の全表示データを一旦格納し、上記書き込み動作に対応 する周波数に変換して信号ドライバ20に供給するため の画像メモリ等を備えていることが望ましい。

[0021]

【発明の効果】請求項1又は4記載の発明によれば、液 晶表示装置において、1フィールド期間の2/3の時間50

(データ書き込み許容時間) では、液晶表示パネルに 1 面面分の全表示データの書き込みのかが行われ、次いで 1 フィールド期間の残りの 1 / 3 以下の時間 (発光許可時間) では、バックライトを点灯状態として書き込まれた表示データの発光表示のみを行うことにより、液晶表示においてもインパルス型の表示方式が実現されるため、動画表示能力を向上させることができる。請求項 2 又は 3 記載の発明によれば、液晶表示パネルに書き込まれた画像信号を表示する発光許可時間は、1 フィールド 同間にませる スタイのまま ラインについて だけしかほ

0 期間に走査される全での走査ラインについて、均一な時間長及びタイミングに設定され、かつ、バックライトの成打時間と一致するように設定することにより、全表示データを同時に発光表示することができるため、映画フィルムによる表示と同様に、間欠的な短時間の表示を連続して実現できる。したがって、電子銃による走査表示を行うCRTに比較して、動画表示能力を一層向上させることができる。

【0022】 請求項 5 又は 6 記載の発明によれば、バックライトを点灯状態として液晶表示パネルに書き込まれた表示データの発光表示を行う発光能可能を、1フィールド開間の概ね1/3以下、又は、概ね5 msec以下に設定することにより、して、人間の視覚の残像効果を利用することができるため、従来の液晶差示における、動画像がコマ送りされているような違和感を防止して、動画表示能力を向上させることができる。そして、請求項予に載の珍明によれば、バックライトの構成として、L D コントローラから供給されるバックライト制御信号に基づいて、後温表示パネルへの照射が必明は、遮断状態を高速で切り替え制御する機構を備えることにより、1

フィールド期間の緩ね1/3以下、又は、概ね5 msec以 下の発光許可時間に対応させて、表示データの発光表示 を実現することができるため、インパルス型の表示方式 を良好に実現することができる。

【図面の簡単な説明】

【図1】本発明に係る液晶表示装置の一実施形態を示す 概略構成図である。

【図2】本実施形態に係る液晶表示装置の動作を示すタ イムチャートである。

【図3】動画表示能力と表示方式との関係を示す図であ 40 る。

【図4】従来技術に係る液晶表示装置の動作を示すタイムチャートである。

【符号の説明】

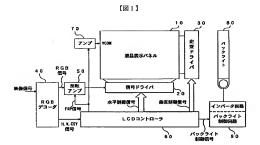
- 10 液晶表示パネル 20 信号ドライバ
- 20 11-51-51
- 30 走査ドライバ 40 RGBデコーダ
- 50 反転アンプ
- 60 LCDコントローラ
- 50 70 コモン信号駆動アンプ

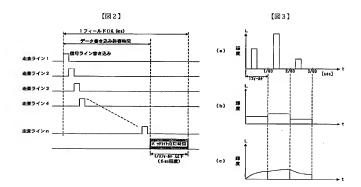
(6)

8 0 バックライト 9

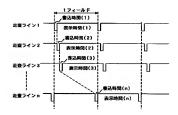
* 90

インバータ回路・バックライト制御回路





[図4]



フロントページの続き

F ターム(参考) 2HO93 NA16 NC34 NC44 ND58 ND60

NHOO

5C006 AA01 AA22 AF03 AF04 AF42 AF44 AF51 AF71 BB16 BB29 BF25 BF26 EA01 FA21 FA34 5C080 AA10 BB05 CC03 DD05 DD06 EE19 FF11 JJ02 JJ04